



제 30회 한국반도체학술대회

The 30th Korean Conference on Semiconductors

2023년 2월 13일(월) ~ 15일(수) | 강원도 하이원리조트(그랜드호텔 컨벤션타워)

2023년 2월 15일(수), 09:00-10:30

Room K (다이아몬드 I, 6층)

F. Silicon and Group-IV Devices and Integration Technology 분과 [WK1-F] M3D and Photonic Devices

좌장: 김장현 교수(부경대학교), 김가람 교수(명지대학교)

WK1-F-1 09:00-09:15	p-Ge/n-Si Heterojunction Diodes Directly Grown on Silicon at Low Temperature Hwayong Choi, Hyeonchae Kwon, Inho Lee, and Junseok Heo <i>Department of Electrical and Computer Engineering, Ajou University</i>
WK1-F-2 09:15-09:30	Metal Reflector를 통한 후면조사 Single-Photon Avalanche Diode의 장파장 대역 효율 특성 향상 검증 및 분석 Doyoon Eom ^{1,2} , Won-Yong Ha ³ , Woo-Young Choi ¹ , and Myung-Jae Lee ² ¹ Department of Electrical and Electronic Engineering, Yonsei University, ² Post-Silicon Semiconductor Institute, KIST, ³ École Polytechnique Fédérale de Lausanne
WK1-F-3 09:30-09:45	애노드-캐소드 간격 최적화를 통한 단광자 아발란치 다이오드의 성능 개선 최현승 ^{1,2} , 채영철 ¹ , 이명재 ² ¹ 연세대학교 전기전자공학과, ² 한국과학기술연구원 광전소재연구단
WK1-F-4 09:45-10:00	그린 레이저 다중 조사 열처리 공정 도입을 통한 Monolithic 3D (M3D) 상부 PMOS 소자 특성 향상 Youngkeun Park, Jaejoong Jeong, Yongku Baek, Semin Noh, Heetae Kim, Dong Bin Kim, and Byung Jin Cho <i>School of Electrical Engineering, KAIST</i>
WK1-F-5 10:00-10:15	Doping Optimization of Single-Photon Avalanche Diodes for Mobile Applications Doo-Hee Son ^{1,2,3} , Doyoon Eom ^{1,2} , and Myung-Jae Lee ¹ ¹ Post-Silicon Semiconductor Institute, KIST, ² Department of Electrical and Electronic Engineering, Yonsei University, ³ Department of Nanoscience and Engineering, Yonsei University
WK1-F-6 10:15-10:30	Monolithic 3D 집적 공정에서의 ILD 두께에 따른 열 분포 분석 Jaejoong Jeong, Youngkeun Park, Yongku Baek, Heetae Kim, Dong Bin Kim, and Byung Jin Cho <i>School of Electrical Engineering, KAIST</i>