



제 30회 한국반도체학술대회

The 30th Korean Conference on Semiconductors

2023년 2월 13일(월) ~ 15일(수) | 강원도 하이원리조트(그랜드호텔 컨벤션타워)

2023년 2월 15일(수), 16:00-17:45

Room I (하트 II, 6층)

O. System LSI Design 분과

[WI3-O] VLSI Design for Signal Processing

좌장: 최웅 교수(숙명여자대학교), 공병용 교수(공주대학교)

WI3-O-1 16:00-16:15	Low Area and Low Delay Data Bus Inversion Encoder Design for Serialized I/O Interface Seongyoon Kang, Joongho Jo, Seungeon Hwang, and Jongsun Park <i>Department of Semiconductor System Engineering, Korea University</i>
WI3-O-2 16:15-16:30	A Look-Up Table (LUT) Based Fractional-N Digital Sub-Sampling Multiplying Delay-Locked Loop Kangwon Nam, Junsik Choi, and In-Chul Hwang <i>Kangwon National University</i>
WI3-O-3 16:30-16:45	Dual-Conversion Gain ADC를 적용한 저잡음 CMOS 이미지 센서 설계 윤승주, 김수연 <i>동국대학교 반도체학과</i>
WI3-O-4 16:45-17:00	Verilator-Based Fast Verification Methodology for Bluetooth LE MAC HW Eunkyung Ham ^{1,2} , Yujin Jeon ^{1,2} , Jaeyun Lim ^{1,2} , and Ji-Hoon Kim ^{1,2} <i>¹Ewha Womans University, ²Smart Factory Multidisciplinary Program</i>
WI3-O-5 17:00-17:15	GPS L1 C/A 수신기를 위한 코드 생성기 구현 황지우, 김민수, 황용택, 유호영 <i>충남대학교 전자공학과</i>
WI3-O-6 17:15-17:45 [초청]	VLSI Architectures for Metric Sorting in List Polar Decoding Byeong Yong Kong <i>Division of Electrical, Electronic, and Control Engineering, Kongju National University</i>